

OLINAS NEWS LETTER

ゲートアレイの EOL で お困りではないですか？

半導体メーカーの統廃合などで EOL が多発している中、
オリナスが EOL になったゲートアレイを再生 (開発) します!!
小ロット、短期間でも対応!!

■ゲートアレイの EOL 対応

FPGA 対応 ▶ コスト高、消費電力 UP

▶ FPGA も EOL になる可能性も…

■システムの再開発

▶ ピン互換、基板修正など

多大な工数がかかる!

■EOL ゲートアレイ / ASIC 開発 (再設計) 実績メーカー

旧日立社製、旧 NEC 社製、東芝社製、富士通社製など多数実績があります。

ご閲覧ください

戻り							

■開発(再設計)仕様

項目	仕様・内容
開発・量産対象	ゲートアレイ ※マイコンなどは要相談
パッケージ	QFP/LQFP/TQFP/PLCC ※その他のパッケージは要相談
開発項目	基本設計仕様、量産用パッケージ金型、マスクなど
開発時間	およそ6ヶ月～9ヶ月 ※仕様内容によって変動します
量産時のMOQ	3k/6k～ ※小ロットについては要相談
開発場所	福岡LSI開発センター(ロジック・リサーチ社)
量産場所	国内および海外(台湾等)外注工場
品質検査、解析	福岡LSI開発センター および 三次元半導体研究センター
開発実績例	Panasonic製ASICのリメイク ルネサス、東芝製ゲートアレイのリメイク など
実績分野	OA機器(プリンタ、FAX、複合機)、ノートパソコン インクジェットプリンタ、業務用エアコン、バーコードリーダー インターフォン、発電機、FA用PLC など



福岡LSI開発センター
(福岡市早良区)



三次元半導体研究センター
(福岡県糸島市)

⚠注意

- ゲートアレイ (FPGA 含む) 開発期間は開発契約完了後、約6ヶ月程度になります。
- 開発・仕様内容によっては開発期間が変動しますので、御注意下さい。
- 開発費用はゲートアレイの再設計費用として約300万ほどが目安となります。
- 開発内容によっては開発費用は変動しますので、御注意下さい。
- 開発費用の御支払いは開発着手時に開発費用の1/3を、開発仕様確定時に1/3、量産前試作完了時に残りの1/3の分割支払いが基本となります。
- 開発期間の途中で開発を終了した場合、その時点までかかった工数(開発費用)を御請求申し上げる場合がありますので、御注意下さい。
- 量産するに当たり、量産用マスク代、金型費用等のコストがかかりますので、御注意下さい。
- マイコンなどの開発については開発期間、コストについて、別途、仕様を確認のうえ、お見積りさせていただきます。
- ゲートアレイ (FPGA 含む) の開発について、事前に回路設計図、設計データ、ネットリストなどのIPデータが必要になります。
- 開発の着手は、開発受託契約書の締結をもってスタートとなりますので、御注意下さい。
- お客様の要求仕様、内容、期間、量産数量に基づき、お見積りをさせていただきます。

技術的なお問い合わせやサンプルなどの御用命は、以下地区営業担当まで。

株式会社 オリナス

東京営業所 〒140-0004 東京都品川区南品川2-2-13 南品川JNビル
TEL:03-5715-1141(代) FAX:03-5715-1142

名古屋営業所 〒460-0008 名古屋市中区栄1-10-21 名古屋御園ビル
TEL:052-857-1210(代) FAX:052-857-1213

京都営業所 〒604-8175 京都市中京区室町通御池下ル円福寺町338 樋口進和ビル4F
TEL:075-223-0211(代) FAX:075-223-0212

大阪営業所 〒530-0003 大阪市北区堂島2-4-27 新藤田ビル14F
TEL:06-6341-1600(代) FAX:06-6341-1610

福岡ライトオフィス 〒812-0013 福岡市博多区博多駅東2-5-19 サンライフ第3ビル
TEL:092-686-8608(代) FAX:092-510-1225

本 社 〒530-0003 大阪市北区堂島2-4-27 新藤田ビル14F
TEL:06-6341-1600(代) FAX:06-6341-1610

ただいまオリナスニュース好評配信中!

ホームページ www.olinas.co.jp